

---

# Parallel Code Generation of Dataflow Synchronous Programs for a Many-core Architecture

Amaury Graillat<sup>1,2</sup>, Matthieu Moy<sup>3</sup>, Pascal Raymond<sup>\*1</sup>, and Benoît Dupont De Dinechin<sup>4</sup>

<sup>1</sup>VERIMAG – Centre National de la Recherche Scientifique : UMR5104, Université Grenoble Alpes, Institut polytechnique de Grenoble (Grenoble INP) – France

<sup>2</sup>Kalray – Kalray – France

<sup>3</sup>Laboratoire de l'Informatique du Parallélisme – École Normale Supérieure - Lyon, Université Claude Bernard Lyon 1, Institut National de Recherche en Informatique et en Automatique, Centre National de la Recherche Scientifique : UMR5668 – France

<sup>4</sup>Kalray – Kalray – France

## Résumé

Parallel Code Generation from Lustre/Scade The Kalray MPPA2 Many-core

---

\*Intervenant